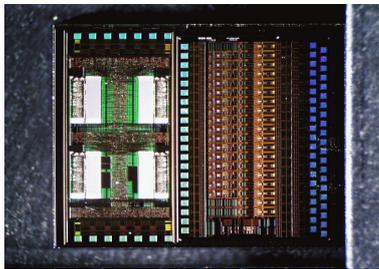


10Jähriges Jubiläum des ASIC-Labor Heidelberg

Aufgaben des Labors sind die Entwicklung und der Test von

- Anwendungsspezifischen Integrierten Schaltungen (ASICs)
- Programmierbaren Logikbausteinen jeder Art, sowie die Integration dieser Komponenten in komplette Systeme, sowohl hardwaremäßig als auch softwaremäßig.

Laufende Projekte beinhalten die Ausrüstung von Experimenten der Elementarteilchenphysik und der Medizintechnik.

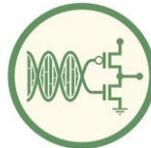


Integrierte Schaltungen für die Hochenergiephysik – An der Grenze des technisch Machbaren

In der Ausbildung wird das Ziel verfolgt die Studierenden so früh wie möglich in Kontakt mit dem Labor zu bringen. Vorlesungen über Elektronik und Chipdesign, sowie Kurse zur Benutzung moderner Computerwerkzeuge werden ergänzt durch Laborpraktika und Miniforschungsprogramme, in denen kleinere Teilaufgaben unter Anleitung im Labor bearbeitet werden.



High Dynamic Range Sensors



Evolvable Hardware



Analog Neural Networks

Electronic Vision(s) - Vom Chip zum Gehirn



ASIC-Labor Heidelberg

Eine Kooperation von:



Kirchhoff-Institut für Physik



Physikalisches Institut



MPI für Kernphysik

Kontakt:

ASIC Labor
Dr. Ulrich Trunk
INF 227
69120 Heidelberg
Tel: 06221/549150
Fax: 06221/549112

www.asic.kip.uni-heidelberg.de

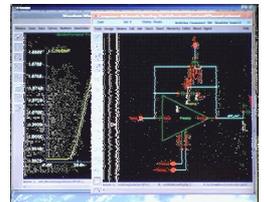
Zur Feier des 10-jährigen Bestehens lädt das **ASIC-Labor Heidelberg** interessierte Studenten und Wissenschaftler verwandter Studiengänge und Forschungsprojekte ein.

Freitag 5. November 2004

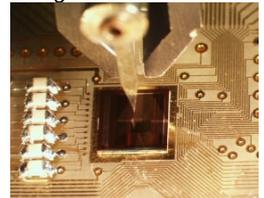
Öffentliche Vortragsveranstaltung: 14:00 - 16:00Uhr
Laborführungen nach Absprache

Veranstaltungsort:
HS2 und Nordfoyer des Kirchhoff-Instituts
Im Neuenheimer Feld 227- Heidelberg

Die Teilnahme ist kostenlos, eine formlose Anmeldung bis zum **29.10.04** ist erforderlich! 10JahreASIC@kip.uni-heidelberg.de



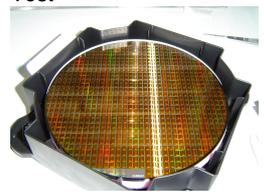
Design



Prototyping



Test



Serie